

SUPSI

Dipartimento Tecnologie Innovative

Laboratorio di Sistemi Meccatronici

ISEA

Prof. Roberto Bucher

Laboratorio didattico

di Meccatronica

## **Utilizzo del laboratorio di Meccatronica**

*– Linux con Preempt RT –*

Manno, 03.07.2017

# Table of Contents

<b>INTRODUZIONE.....</b>	<b>1</b>
<b>STRUTTURA DEL LABORATORIO.....</b>	<b>1</b>
1 SISTEMA OPERATIVO.....	1
2 PREPARAZIONE DELL'ISTALLAZIONE.....	1
3 ISTALLAZIONE.....	1
4 SECONDA PARTE DELL'ISTALLAZIONE.....	2
<b>UTILIZZO DEL GENERATORE DI CODICE DI MATLAB.....</b>	<b>2</b>
1 OPERAZIONI DI BASE.....	2
2 ESEMPIO.....	3
<b>GENERAZIONE DI CODICE PER COMPACT PCI.....</b>	<b>6</b>
1 OPZIONI, GENERAZIONE DI CODICE E MONITORAGGIO.....	6

**List of Figures**

**List of Tables**

**Appendices**

## List of Abbreviations and Symbols

## Introduzione

Il laboratorio didattico di mecatronica è stato completamente ristrutturato sostituendo il sistema basato su Linux RTAI preesistente con un nuovo sistema basato su Linux con RT-PREEMPT.

## Struttura del laboratorio

### 1 Sistema operativo

I PC del laboratorio sono stati reinstallati con una versione Debian Stretch (testing) con un kernel basato sulle patch di rt-preempt. Questo dovrebbe permettere un mantenimento più semplice di tutta la struttura attuale, con possibilità di modifiche e update da parte di tutti.

### 2 Preparazione dell'installazione

Per fare l'installazione occorrono:

- Una chiavetta USB con l'ultima versione “testing” scaricabile dal sito ufficiale di Debian
- Una serie di files supplementari per l'installazione delle parti di sviluppo, tutti scaricabili da XXXXX
  - Makefile per installare le parti supplementari
  - Matlab.tgz (Con matlab e addons)
  - Un template Simulink (rtpreempt.slx) per la compilazione dei nuovi eseguibili
  - Un file con i driver “peaks” per il dongle CAN
  - due cartelle (jmodelica e pycontrol) con i files per l'installazione del sistema basato su python

### 3 Installazione

Dopo aver installato tutto il sistema operativo partendo dall'immagine scaricata da Debian, occorre installare tutti i files supplementari. Questo lavoro può essere fatto in forma più semplice utilizzando il Makefile disponibile sulla chiavetta.

Il Makefile va leggermente modificato con il passare del tempo per essere sempre attuale con alcuni files, in particolare il kernel da utilizzare.

Da shell:

- Determinare la versione installata del kernel tramite il comando “uname -r”
- Cercare il corrispondente kernel con estensione “rt”  
apt-cache search linux-image

La parte del Makefile sotto “kernel” va modificata nel modo seguente:

- Modificare i nomi dei files con la versione corretta attuale del kernel (solo prima e seconda riga degli apt-get install!)

A questo punto è sufficiente entrare come amministratore (root) tramite il comando “su” e lanciare:

- make first

Ad un certo punto il sistema esegue un reboot

#### **4 Seconda parte dell'installazione**

A questo punto è possibile installare la seconda parte di files, da shell, tramite:

- sudo su (+pw)  
make second

Per terminare tutta l'installazione ci sono ancora due passi

- Andare nella cartella /usr/local/pycontrol e lanciare come utente normale “make user”
- Andare nella cartella Documents e creare (se necessario) la cartella “MATLAB”: copiare in questa cartella il file “rtpreempt.sltx” presente sulla chiavetta.

## **Utilizzo del generatore di codice di Matlab**

### **1 Operazioni di base**

Utilizzare usualmente Matlab per le simulazioni. Per la generazione di codice occorre utilizzare il template “rtpreempt”.

1. Lanciare Simulink
2. Dalla “Simulink Start Page” scegliere il template “ERT Linux” da “My Templates”: in questo modo si hanno le modifiche per il generatore già configurate correttamente per generare il codice per il target richiesto.

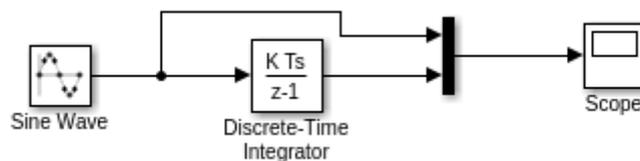
3. A questo punto si possono utilizzare blocchi di Simulink e propri per il design del sistema per la generazione di codice. È possibile utilizzare gli Scope classici di Simulink.

4. “Ctrl-B” genera il codice necessario per il target Linux RT-PREEMPT

A questo punto è sufficiente mandare in esecuzione il codice da una shell, quindi dallo schema di Simulink si apre il menu “Code” “External Mode Control Panel” e ci si connette (bottono “connect”) con il target in esecuzione per visualizzare i dati in tempo reale sullo scope di Simulink.

## 2 Esempio

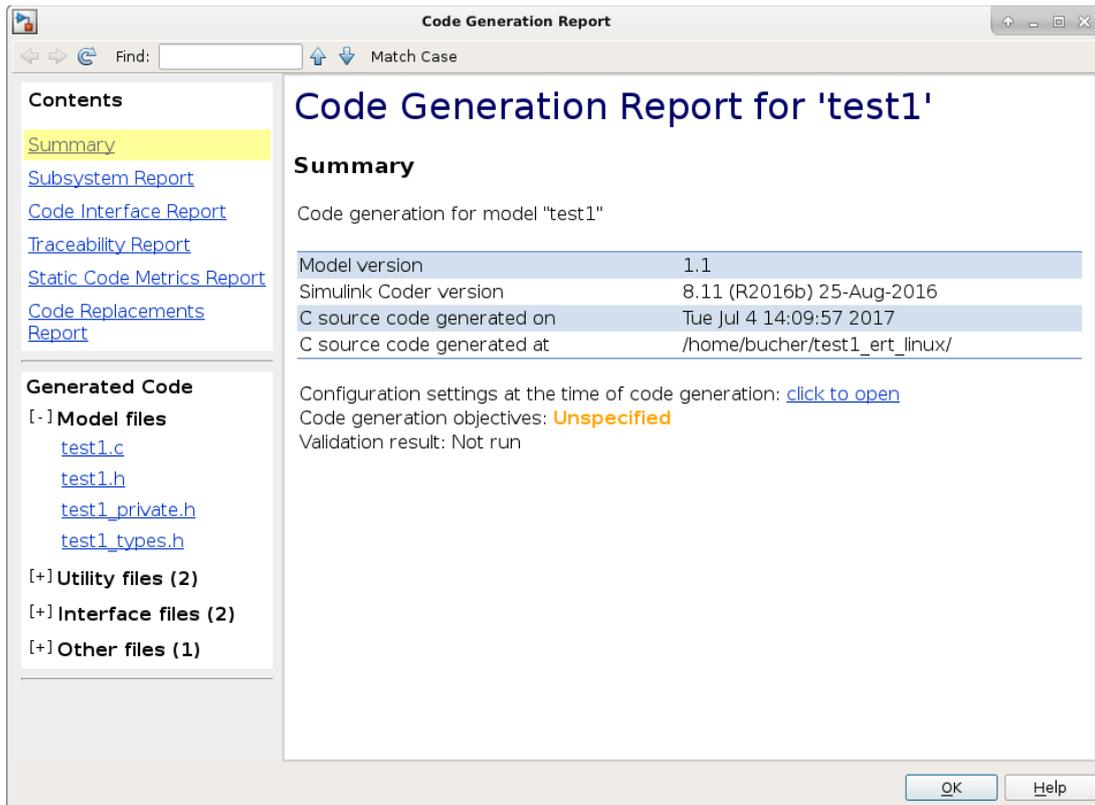
La prossima figura mostra un semplice esempio di schema simulink con un segnale sinusoidale in input, un integratore discreto e uno scope. Si apre Simulink e si sceglie il template “ERT Linux”. Viene salvato come “test1.slx”. Nello schema sostituire il tempo finale (10”) con “inf”



Il tempo di sampling è fissato a 1ms.

A questo punto è possibile generare il codice (già predisposto per RT Linux) con un semplice “Ctrl-B”. Se la compilazione ha successo compare una finestra con il report della compilazione, altrimenti viene indicato un errore.

### 3. Utilizzo del generatore di codice di Matlab



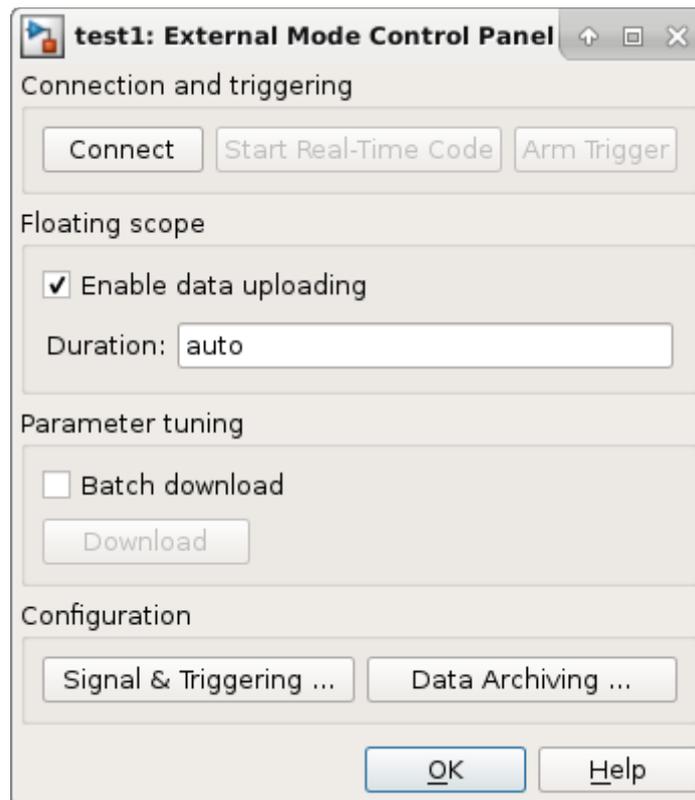
A questo punto occorre aprire una shell, posizionarsi nella cartella dove si è generato il codice e lanciarlo con il comando

“sudo ./test1”

È possibile anche lanciare il comando di esecuzione senza “sudo” caricando prima il driver “nrt” con il comando “loadnrt”<sup>1</sup>

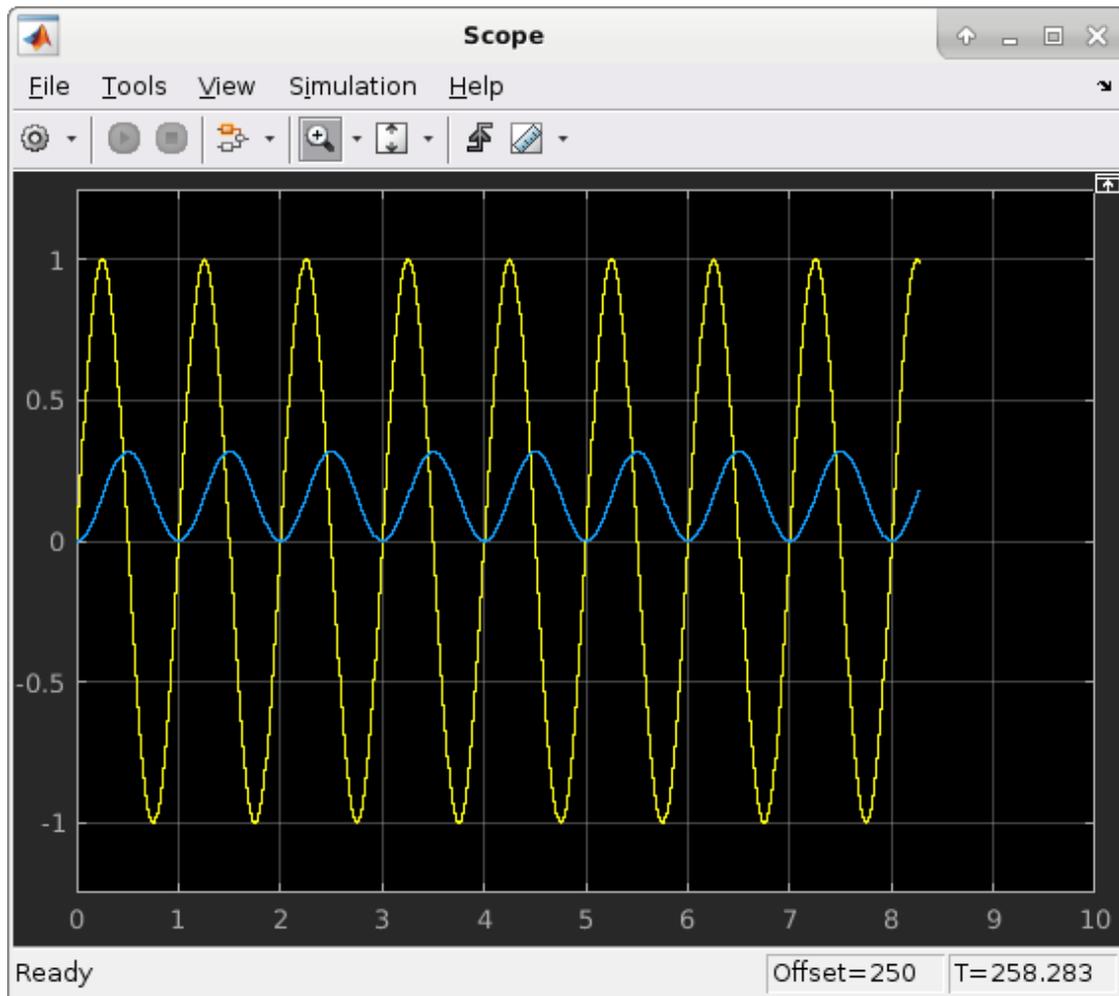
Nel menu dello schema di Simulink scegliere “Code” → “External mode Control Panel” e si apre una nuova finestra

<sup>1</sup> Questa opzione deve ancora essere testata sui vari PC e al momento non è disponibile sui CPCI



Scegliere il bottone “Connect” per connettere lo schema Simulink con il target RT in esecuzione.

Aprendo ora lo “Scope” di Simulink si possono visualizzare I due segnali in tempo reale.



4

## Generazione di codice per Compact PCI

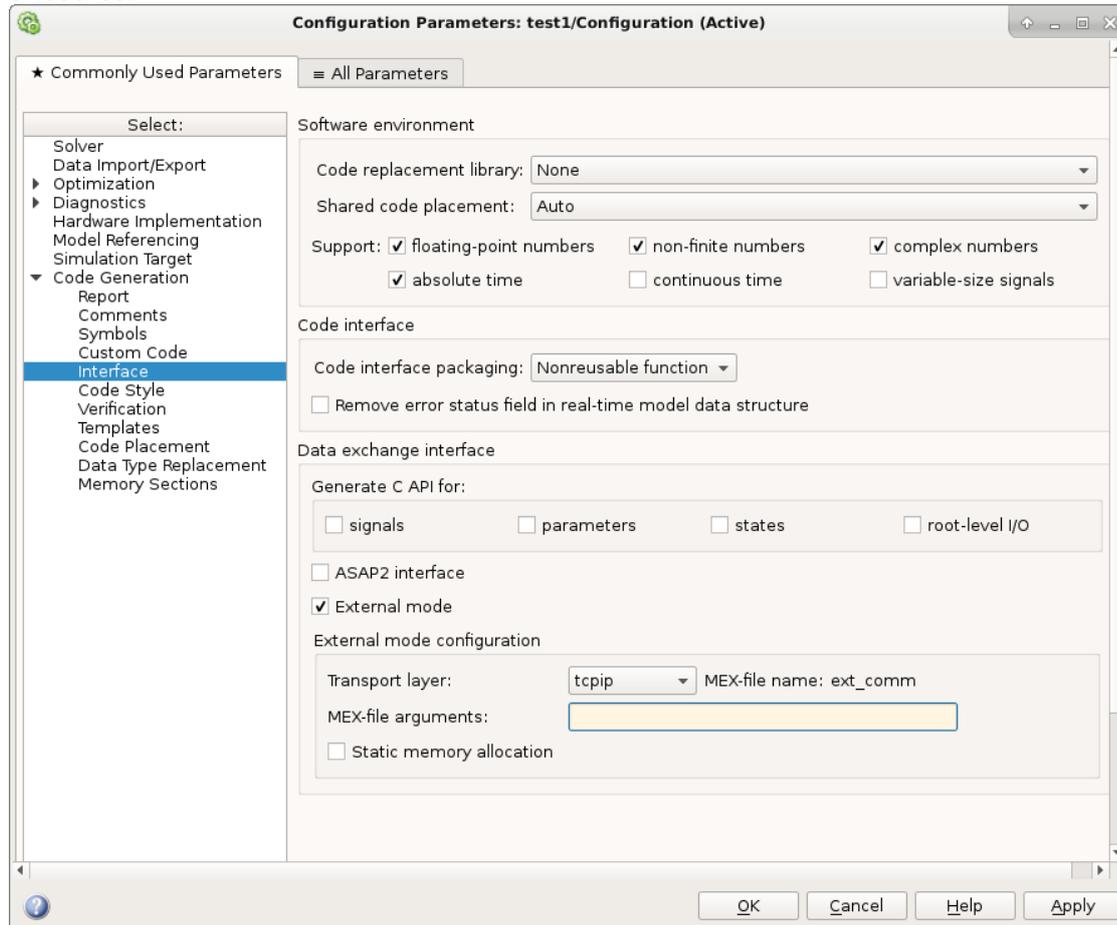
### 1 Opzioni, generazione di codice e monitoraggio

Utilizzando il Compact PCI, subentra un problema supplementare dovuto al fatto che il sistema operativo sul CPCI è a 32 bit, a differenza di quello sul PC di sviluppo che è a 64 bit. Pertanto occorre effettuare una compilazione per un sistema a 32 bit.

Per generare correttamente il codice è sufficiente aprire le opzioni della generazione di codice (Code → C/C++ Code → Code Generation Options...) e scegliere come target RT “ert\_linux\_CPCI.tlc” (Linux Embedded coder for compact PCI). Il Makefile genera a questo punto un eseguibile a 32 bit da scaricare poi sul target.

## 5. Generazione di codice per Compact PCI

Per connettersi con gli scopes occorre aprire nuovamente le opzioni del generatore di codice.



Sotto “Interface” se necessario vistare “External mode” e nei “MEX-file arguments” inserire l' IP del CPCI target. Questo permette, una volta lanciato l'eseguibile RT sul CPCI, di connettersi dagli scopes di Simulink locali.